

# Masterthesis



Seeing beyond

## Simulation und Validierung einer spannungsfreien Montage von verkippten Bauteilen



Oberkochen



JR\_1029538

Die Wahrscheinlichkeit, dass Du diese Stellenanzeige gerade dank Technologien von ZEISS SMT lesen kannst, ist sehr hoch. Denn mehr als 80 Prozent aller Mikrochips weltweit werden mit Lithographie-Optiken der ZEISS Sparte Semiconductor Manufacturing Technology (SMT) hergestellt. Als Technologieführer im Bereich Halbleitertechnik ermöglichen wir mit unseren Innovationen immer kleinere, leistungsfähigere und energieeffizientere Mikrochips – und gestalten damit das Zeitalter der Digitalisierung entscheidend mit.

### Deine Rolle

Als Masterand (m/w/x) wirst Du

- hochpräzise optomechanische und -mechatronische Komponenten selbstständig weiterentwickeln oder neu entwickeln. Parallele Themen einordnen, priorisieren oder eskalieren und die daraus entstehenden Aufgaben lösen
- maßgeblich bei der Konzeptentwicklung für einen Teststand zur Validierung einer Baugruppe tätig sein
- dafür notwendige CAD 3D-Modelle sowie die erforderlichen fertigungsgerechten Einzelteil- und Baugruppenzeichnungen für den angestrebten Testbaubau erstellen
- den notwendigen Testablauf in logischer Reihenfolge planen und diesen über die Grenzen des Fachbereichs hinaus selbstständig abstimmen

### Dein Profil

- Du studierst im Bereich Maschinenbau/Mechatronik/Luft- und Raumfahrttechnik oder in verwandten Fachbereichen
- Erste Erfahrungen in der Anwendung von CAD-Software, idealerweise mit CREO Parametric
- Eine Grundaffinität zur FEM-Simulation und Validierung, idealerweise mit PTC Creo Simulate
- Interesse an dem Zusammenwirken verschiedener Bauteile in der Präzisionsmechanik, zeigst dabei Neugierde und eine schnelle Auffassungsgabe

**Zeigen, was ich drauf habe.** Und lernen was wirklich wichtig ist.

[Jetzt bewerben](#)

In weniger als 10 Minuten.

### Deine Ansprechpartnerinnen

Ines Kloda, Verena Hald

